

## DATOS DE LA ACTIVIDAD

<b>Actividad</b>	PLACAS PROGRAMABLES EN EDUCACIÓN PRIMARIA (ECHIDNA BLACK). ESCUELA 4.0 (JILOCA)		
<b>Fechas actividad</b>	16/02/2026 - 16/02/2026	<b>Fechas inscripción</b>	30/01/2026 - 15/02/2026
<b>Horas presenciales</b>	3 : 0	<b>Horas no presenciales</b>	0 : 0
<b>Plazas</b>	15	<b>Modalidad</b>	TALLER
<b>Año</b>	2025-26	<b>Ambito</b>	Centro de Profesorado
<b>Centro</b>	C.Profesorado ÁNGEL SANZ BRIZ (TERUEL)		
<b>Lugar de celebración</b>	IES VALLE DEL JILOCA		

### Destinatarios

Docentes del ámbito CP Ángel Sanz Briz, Teruel.

### Objetivos

- Aproximarse a los conceptos básicos sobre electrónica.
- Conocer el hardware integrado en la placa ECHIDNA BLACK.
- Introducir la programación por bloques en el entorno ECHIDNAML.
- Montar y manejar ECHIDNA BLACK.
- Acercar otros lenguajes de programación compatibles con la placa.

Adaptar el recurso a la realidad educativa de cada docente.

- Desarrollar actividades para el aula a diferentes asignaturas.

### Contenidos

- Aproximación a conceptos básicos sobre electrónica.
- Conocimiento sobre hardware integrado en la placa ECHIDNA BLACK.
- Introducción a la programación por bloques en el entorno ECHIDNAML.
- Montaje y manejo de la placa.
- Presentación de otros lenguajes de programación compatibles con la placa.
- Adaptar el recurso a la realidad educativa.

### Criterios de inscripción

### Opciones de inscripción

### Sesiones

### Observaciones

Son materiales incluidos en los kits Escuela 4.0 para la etapa de Educación Primaria, aunque se puede nivelar su trabajo para Educación Secundaria.

